



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CENTRO DE JOINVILLE
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA DE SISTEMAS ELETRÔNICOS - PPGESE
Perini Business Park - UFSC/Campus Joinville – Bloco U - Sala U150
Rua Dona Francisca, 8300, Pirabeiraba – Joinville/SC CEP: 89.219-600
TELEFONE (48) 3721-4884 ou (47) 3204-7422
Website: <http://ppgese.joinville.ufsc.br/> E-mail: ppgeese@contato.ufsc.br

PORTARIA N.º 005/2019/PPGESE

Joinville, 12 de fevereiro de 2019.

O Coordenador do Programa de Pós-Graduação em Engenharia de Sistemas Eletrônicos do Centro de Joinville da UFSC, no uso de suas atribuições,

RESOLVE

Art. 1º - Designar os professores abaixo relacionados, sob a presidência do primeiro, para constituírem a Banca Examinadora de Exame de Qualificação de Projeto de Mestrado no dia **28/02/2019** a partir das **10:30h**, sala **U118**, Bloco U do Centro Tecnológico de Joinville da UFSC.

Nome	Instituição	Função
Prof. Dr. Alexandro Garro Brito	Universidade Federal de Santa Catarina	Presidente
Prof. Dr. Alessandro Luiz Batschauer	Universidade do Estado de Santa Catarina	Membro
Prof. Dr. Joselito Anastácio Heerd	Universidade do Estado de Santa Catarina	Membro
Prof. Dr. Diego Santos Greff	Universidade Federal de Santa Catarina	Suplente

Art. 2º - Discente: **VALDIR PEDRINHO DE TOMIN JUNIOR**

Orientador: Hugo Rolando Estofanero Larico

Título: Inversor Monofásico de 5 Níveis a Capacitor Chaveado Alimentado em Corrente

Alexandro Garro Brito

Coordenador do Programa de Pós-Graduação em Engenharia de Sistemas Eletrônicos – PPGESE

```
{"iv":"IdaCFpICWndouULNcNmiTg",  
"key":"rNqwkDoPVQ5dIpINs8o39WqBhRzxml0fE1BAM+UeZY",  
"salt":"Fh2EwXcXu78",  
"ct":"NveL352Yh2foalbCTHO/8aWc9etEOxIVMpEPmKVIMaA8SgP7AA"}
```