



**SERVIÇO PÚBLICO FEDERAL**  
**UNIVERSIDADE FEDERAL DE SANTA CATARINA**  
**CENTRO DE JOINVILLE**  
**PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA DE SISTEMAS ELETRÔNICOS - PPGESE**

Perini Business Park - UFSC/Campus Joinville – Bloco U - Sala U150  
Rua Dona Francisca, 8300, Pirabeiraba – Joinville/SC CEP: 89.219-600  
TELEFONE (48) 3721-4884 ou (47) 3204-7422  
Website: <http://ppgese.joinville.ufsc.br/> E-mail: ppgese@contato.ufsc.br

**PORTARIA N.º 012/2019/PPGESE/JOI**

Joinville, 15 de maio de 2019.

O Coordenador do Programa de Pós-Graduação em Engenharia de Sistemas Eletrônicos do Centro de Joinville da UFSC, no uso de suas atribuições conferidas pela Resolução nº12/2016/CPG, de 28 de abril de 2016 e pelo Regimento Interno do Programa.

Resolve:

Art. 1º - Designar os professores abaixo relacionados, sob a presidência do primeiro, para constituírem a Banca Examinadora de Estudo Orientado em Sistemas Eletrônicos no dia **20/05/2019** a partir das **11h**, sala **U155**, Bloco U do Centro Tecnológico de Joinville da UFSC.

Nome	Instituição	Função
Prof. Dr. Gierry Waltrich	Universidade Federal de Santa Catarina	Presidente
Prof. Dr. Diego Santos Greff	Universidade Federal de Santa Catarina	Membro

Art. 2º - Discente: **Carlos Eduardo Pscheidt**

Orientador: Gierry Waltrich

Tópico do Estudo: Projeto de Fontes Chaveadas

**Alexandro Garro Brito**

*Coordenador do Programa de Pós-Graduação em  
Engenharia de Sistemas Eletrônicos – PPGESE*



Digitally signed by Alexandro Garro Brito:03618062648  
Date: 2019.05.15 15:11:58 BRT  
Location: eduID - UFSC - Joinville/SC