



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CENTRO DE JOINVILLE
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA DE SISTEMAS ELETRÔNICOS - PPGESE

Perini Business Park - UFSC/Campus Joinville – Bloco U - Sala U150
Rua Dona Francisca, 8300, Pirabeiraba – Joinville/SC CEP: 89.219-600
TELEFONE (48) 3721-4884 ou (47) 3204-7422
Website: <http://ppge.se.joinville.ufsc.br/> E-mail: ppge.se@contato.ufsc.br

PORTARIA N.º 020/2019/PPGESE/JOI

Joinville, 12 de setembro de 2019.

O Coordenador do Programa de Pós-Graduação em Engenharia de Sistemas Eletrônicos do Centro de Joinville da UFSC, no uso de suas atribuições conferidas pela Resolução nº12/2016/CPG, de 28 de abril de 2016 e pelo Regimento Interno do Programa.

Resolve:

Art. 1º - Designar os professores abaixo relacionados, sob a presidência do primeiro, para constituírem a Banca Examinadora de Dissertação de Mestrado no dia **11/10/2019** a partir das **9h**, sala **U118**, Bloco U do Centro Tecnológico de Joinville da UFSC.

Nome	Instituição	Função
Prof. Dr. Hugo Rolando Estofanero Larico	Universidade Federal de Santa Catarina	Presidente
Prof. Dr. Alessandro Luiz Batschauer	Universidade do Estado de Santa Catarina	Membro
Prof. Dr. Joselito Anastácio Heerd	Universidade do Estado de Santa Catarina	Membro
Prof. Dr. João Pedro Assumpção Bastos	Universidade Federal de Santa Catarina	Suplente

Art. 2º - Discente: **Valdir Pedrinho de Tomin Junior**

Orientador: Hugo Rolando Estofanero Larico

Título: Conversor de 4 Quadrantes a Capacitor Chaveado com 5 Níveis de Tensão de

Saída

Alexandro Garro Brito

*Coordenador do Programa de Pós-Graduação em
Engenharia de Sistemas Eletrônicos – PPGESE*