



UNIVERSIDADE FEDERAL DE SANTA CATARINA
Centro de Ciências, Tecnologias e Saúde
Departamento de Computação
PLANO DE ENSINO

SEMESTRE 2019.1

I. IDENTIFICAÇÃO DA DISCIPLINA:

CÓDIGO	NOME DA DISCIPLINA	Nº DE HORAS-AULA SEMANAIS		TOTAL DE HORAS-AULA SEMESTRAIS
		TEÓRICAS	PRÁTICAS	
DEC7513	Projeto de Sistemas Embarcados		4	72
		HORÁRIO		MODALIDADE
TURMAS TEÓRICAS		TURMAS PRÁTICAS		Presencial
		3.1620 e 5.1620 - 9655		

II. PROFESSOR(ES) MINISTRANTE(S)

Prof.: Marcelo Daniel Berejuck

E-mail: marcelo.berejuck@ufsc.br

III. PRÉ-REQUISITO(S)

CÓDIGO	NOME DA DISCIPLINA
DEC7558	Sistemas Distribuídos

IV. CURSO(S) PARA O(S) QUAL(IS) A DISCIPLINA É OFERECIDA

Bacharelado em Engenharia de Computação

V. JUSTIFICATIVA

A disciplina engloba conceitos desenvolvidos ao longo do curso culminando no projeto de um sistema embarcado completo: Projeto eletrônico, Layout, confecção de circuito impresso e desenvolvimento do firmware.

VI. EMENTA

Conceitos e os desafios envolvidos na especificação e projeto de sistemas embarcados. Requisitos, especificação e projeto sistemas embarcados. Apresentação de exemplos, e análise do compromisso custo versus benefício na especificação do projeto. Estudo de casos, como o projeto de dispositivos móveis, impressoras, automóveis, entre outros, analisando as vantagens e inconvenientes das diferentes técnicas de projeto de sistemas embarcados. Projetar e prototipar um sistema embarcado.

VII. OBJETIVOS

Objetivo Geral:

Apresentar conceitos e desafios que estão envolvidos na especificação de projeto de sistemas embarcados. Desenvolver um projeto em toda sua plenitude através de uso de materiais, instrumentos e equipamentos em ambiente laboratorial.

Objetivos Específicos:

- Familiarizar o aluno com o projeto de sistemas embarcados;
- Capacitar o aluno no desenvolvimento de projetos para sistemas embarcados.

VIII. CONTEÚDO PROGRAMÁTICO			
<ul style="list-style-type: none"> • Critérios para escolha de microprocessadores. • Técnicas para desenvolvimento de layout de circuito impresso. • Desenvolvimento do Firmware. 			
IX. METODOLOGIA DE ENSINO / DESENVOLVIMENTO DO PROGRAMA			
1. Desenvolvimento de Projetos.			
X. METODOLOGIA E INSTRUMENTOS DE AVALIAÇÃO			
<ul style="list-style-type: none"> • A verificação do rendimento escolar compreenderá frequência e aproveitamento nos estudos, os quais deverão ser atingidos conjuntamente. Será obrigatória a frequência às atividades correspondentes a cada disciplina, no mínimo a 75% das mesmas (Frequência Suficiente - FS), ficando nela reprovado o aluno que não comparecer a mais de 25% das atividades (Frequência Insuficiente - FI). • Serão realizadas três avaliações, sendo: <ol style="list-style-type: none"> 1. PE: Projeto Eletrônico 2. LO: Layout. 3. DF: Desenvolvimento de Firmware. • A Média Final (MF) será calculada da seguinte forma: $MF = PE * 0,5 + LO * 0,2 + DF * 0,3$ • A nota mínima para aprovação na disciplina será $MF \geq 6,0$ (seis) e Frequência Suficiente (FS). (Art. 69 e 72 da Res. nº 17/CUn/1997). • O aluno com Frequência Suficiente (FS) e média das notas de avaliações do semestre MF entre 3,0 e 5,5 terá direito a uma nova avaliação no final do semestre (REC), exceto as atividades constantes no art.70, § 2º. A Nota Final (NF) será calculada por meio da média aritmética entre a média das notas das avaliações parciais (MF) e a nota obtida na nova avaliação (REC). (Art. 70 e 71 da Res. nº 17/CUn/1997). $NF = \frac{(MF + REC)}{2}$ • Ao aluno que não comparecer às avaliações ou não apresentar trabalhos no prazo estabelecido será atribuída nota 0 (zero). (Art. 70, § 4º da Res. nº 17/CUn/1997) <p>Observações:</p> <p>Avaliação de recuperação</p> <ul style="list-style-type: none"> • Não há avaliação de recuperação nas disciplinas de caráter prático que envolve atividades de laboratório (Res.17/CUn/97). <p>Nova avaliação</p> <ul style="list-style-type: none"> • O aluno, que por motivo de força maior e plenamente justificado, deixar de realizar atividades avaliativas previstas no plano de ensino, deverá formalizar pedido à Chefia do Departamento de Ensino ao qual a disciplina pertence, dentro do prazo de 3 (três) dias úteis, apresentando documentação comprobatória. • 			
XI. CRONOGRAMA PRÁTICO			
AULA (semana)	DATA		ASSUNTO
1	12/03/19	14/03/19	Apresentação da Disciplina / Conceito de Sistemas Embarcados
2	19/03/19	21/03/19	Tecnologia de processadores e Periféricos
3	26/03/19	28/03/19	Metodologias de projeto para Sistemas Embarcados
4	02/04/19	04/04/19	Opções arquiteturais
5	09/04/19	11/04/19	Padrão de Projeto Model-View-Controller (MVC)
6	16/04/19	18/04/19	Assembly e C em Sistemas Embarcados
7	23/04/19	25/04/19	Componentes para Sistemas Embarcados
8	30/04/19	02/05/19	Introdução à SysML
9	07/05/19	09/05/19	Desenvolvimento projeto

10	14/05/19	16/05/19	Desenvolvimento projeto
11	21/05/19	23/05/19	Desenvolvimento projeto
12	28/05/19	30/05/19	Desenvolvimento projeto
13	04/06/19	06/06/19	Desenvolvimento projeto
14	11/06/19	13/06/19	Desenvolvimento projeto
15	18/06/19	20/06/19	Desenvolvimento projeto
16	25/06/19	27/06/19	Desenvolvimento projeto
17	02/07/19	04/07/19	Escrita do Relatório
18	09/07/19	11/07/19	Divulgação das Notas

Obs: O calendário está sujeito a pequenos ajustes de acordo com as necessidades das atividades desenvolvidas.

XII. FERIADOS PREVISTOS PARA O SEMESTRE 2019.1:

DATA	
01/05/19	Dia do Trabalhador.
04/05/19	Dia da Padroeira da Cidade (Campus de Araranguá).

XIII. BIBLIOGRAFIA BÁSICA

1. Wayne Wolf, Computers as Components, Second Edition: Principles of Embedded Computing System Design (The Morgan Kaufmann Series in Computer Architecture and Design) [Paperback], 2008, Morgan Kaufmann, ISBN-10: 0123743974, ISBN-13: 978-0123743978
2. Jantsch, Axel. Modeling embedded systems and socs: concurrency and time in models of computation. San Francisco: Morgan Kaufmann, 2004. 351p.
3. Jørgen Staunstrup, Wayne Wolf, Hardware/Software Co-Design: Principles and Practice [Paperback], Springer, 2010, ISBN-10: 1441950184, ISBN-13: 978-1441950185

XIV. BIBLIOGRAFIA COMPLEMENTAR:

1. Hermann Kopetz, Real-Time Systems: Design Principles for Distributed Embedded Applications (Real-Time Systems Series) [Hardcover], Springer; 2nd Edition. edition (April 26, 2011), ISBN-10: 1441982361, ISBN-13: 978-1441982360
2. Li, Qing. Real-time concepts for embedded systems. San Francisco, CA : CMP, c2003. 294 p.
3. Peter Marwedel, Embedded System Design: Embedded Systems Foundations of Cyber-Physical Systems [Paperback], Springer; 2nd Edition. edition (December 3, 2010), ISBN-10: 9400702566, ISBN-13: 978-9400702561
4. Son Sang H., Lee I., and Leung J. Handbook of Real-Time and Embedded Systems. Boca Raton: Chapman and Hall, 2008. 800p.
5. Zurawski, R. Embedded Systems Handbook. Boca Raton: Taylor & Francis, 2006. 1160p.

Os livros acima citados constam na Biblioteca Universitária e Setorial de Araranguá. Algumas bibliografias também podem ser encontradas no acervo da disciplina, via sistema Moodle.

XV. INFRAESTRUTURA E MATERIAS NECESSÁRIOS:

1. Laboratório de circuitos elétricos ou digitais
2. Espaço físico com mesas, cadeiras e tomadas em quantidades adequadas
3. Acesso à internet
4. Datashow que possa ser operado de forma segura, sem risco de acidentes
5. 20 folhas de papel A4 por aluno
6. 10 folhas prova por aluno
7. Quadro branco e canetas
8. Impressão: monocromática e colorida

Obs.: A indisponibilidade de infraestrutura/materiais listados pode causar prejuízos ao processo pedagógico, inviabilizando tanto as atividades dos docentes como as dos alunos, podendo, ainda, acarretar em cancelamento de aulas em último caso.

Marcelo
Daniel
Berejuck

Assinado de forma
digital por Marcelo
Daniel Berejuck
Dados: 2018.11.19
17:00:23 -02'00'

Marcelo Daniel Berejuck

Professor da Disciplina

19/11/19

Aprovado pelo
departamento em

/ /

Aprovado pelo colegiado do
curso de graduação em
27/11/19
Prof. Fabricio Oliveira Oitique, Ph.D.
Coordenador do Curso de
Eng. de Computação - UFSC
Portaria 2703/2018/GR