



UNIVERSIDADE FEDERAL DE SANTA CATARINA
Centro de Ciências, Tecnologias e Saúde
Departamento de Computação
PLANO DE ENSINO

SEMESTRE 2020.1

I. IDENTIFICAÇÃO DA DISCIPLINA:

CÓDIGO	NOME DA DISCIPLINA	N° DE HORAS-AULA SEMANAIS		TOTAL DE HORAS-AULA SEMESTRAIS
		TEÓRICAS	PRÁTICAS	
DEC 7545	Circuitos Elétricos para Computação	4	0	72
HORÁRIO				
TURMAS TEÓRICAS		TURMAS PRÁTICAS		MODALIDADE
06655 - 3.1620(2) - 5.1620(2)				Remota Assíncrona e Síncrona

II. PROFESSOR(ES) MINISTRANTE(S)

Fabrizio de Oliveira Ourique - fabrizio.ourique@ufsc.br
Atendimento: Quarta-feira das 13:30 às 14:30 - por vídeo conferência
<https://meet.jit.si/AtendimentoFabrizio>
Aulas síncronas: <https://meet.jit.si/DEC7545>

III. PRÉ-REQUISITO(S)

CÓDIGO	NOME DA DISCIPLINA

IV. CURSO(S) PARA O(S) QUAL(IS) A DISCIPLINA É OFERECIDA

Graduação em Engenharia da Computação.

V. JUSTIFICATIVA

Circuitos Elétricos é um dos pilares da formação do engenheiro da computação, e essa disciplina introduz ao aluno conceitos básicos de circuitos elétricos de corrente contínua e de corrente alternada, bem como dispositivos eletrônicos.

VI. EMENTA

Conceitos básicos, unidades, leis fundamentais; resistência; fontes ideais independentes e dependentes em redes resistivas; amplificador operacional ideal; técnicas de análise de circuitos em corrente contínua, indutância e capacitância; resposta de circuitos RL e RC de primeira ordem; respostas natural e a um degrau de circuitos RLC; circuitos de corrente alternada; introdução a eletrônica; diodos; transistor de efeito de campo; transistor de junção bipolar;

VII. OBJETIVOS

Objetivos Gerais: Esta disciplina deverá abordar aspectos teóricos em circuitos elétricos com enfoque para eletrônica de maneira a cumprir com o perfil do egresso, como também dar ênfase a realização de circuitos através de projetos realizados extraclasse em ambiente de laboratório.

Objetivos Específicos:

- Introduzir conceitos básicos de circuitos elétricos;
- Discutir o conceito de fontes ideais independentes e dependentes em redes resistivas;
- Discutir o conceito de amplificador operacional ideal;
- Discutir técnicas de análise e características de circuitos em corrente contínua;
- Discutir técnicas de análise e características de circuitos de corrente alternada;
- Discutir dispositivos eletrônicos como diodo, transistor de efeito de campo e junção bipolar.

VIII. CONTEÚDO PROGRAMÁTICO

Elementos de Circuitos
Circuitos Resistivos Simples
Técnicas de análise de circuitos
Indutância e Capacitância
Resposta de Circuitos RL e RC de primeira ordem
Respostas Natural e a um degrau de circuitos RLC
Análise do Regime permanente senoidal
Amplificadores operacionais
Diodos
Transistor de junção bipolar
Transistor de efeito de campo

IX. METODOLOGIA DE ENSINO / DESENVOLVIMENTO DO PROGRAMA

1. A disciplina será ministrada com aulas expositivas fornecendo os componentes teóricos. Material de apoio postado no Moodle.

Requisitos de infraestrutura necessários para ministrar as aulas:

- Acesso à Internet;
- Ambiente Virtual de Aprendizagem - Moodle;

X. METODOLOGIA E INSTRUMENTOS DE AVALIAÇÃO

A verificação do rendimento escolar compreenderá frequência e aproveitamento nos estudos, os quais deverão ser atingidos conjuntamente. Será obrigatória a frequência às atividades correspondentes a cada disciplina, ficando nela reprovado o aluno que não comparecer, no mínimo a 75% das mesmas.

A nota mínima para aprovação na disciplina será 6,0 (seis). (Art. 69 e 72 da Res. n° 17/CUn/1997).

O aluno com frequência suficiente (FS) e média das notas de avaliações do semestre entre 3,0 e 5,5 terá direito a uma nova avaliação no final do semestre (REC), exceto as atividades constantes no art.70,§2°. A nota será calculada por meio da média aritmética entre a média das notas das avaliações parciais (MF) e a nota obtida na nova avaliação (REC). (Art. 70 e 71 da Res. n° 17/CUn/1997).

$$NF = \frac{MF + REC}{2}$$

Ao aluno que não efetuar às avaliações ou não apresentar trabalhos no prazo estabelecido será atribuída nota 0 (zero). (Art. 70, §4° da Res. n° 17/CUn/1997)

Cálculo da média Semestral (MF): Avaliações

- Primeira avaliação teórica: P1
- Segunda avaliação teórica: P2
- Terceira avaliação teórica: P3

$$MF = \frac{P1 + P2 + P3}{3}$$

Avaliações: As avaliações serão postadas no moodle no horário da aula, na data prevista no cronograma. O aluno terá 24horas para resolver, digitalizar e fazer o upload no moodle. Não será aceito o envio por e-mail.

Nova avaliação:

O aluno, que por motivo de força maior e plenamente justificado, deixar de realizar atividades avaliativas previstas no plano de ensino, deverá formalizar pedido à Chefia do Departamento de Ensino ao qual a disciplina pertence, dentro do prazo de 3 (três) dias úteis, apresentando documentação comprobatória na SID (Secretaria Integrada de Departamentos).

XI. CRONOGRAMA PREVISTO			
Semana	Data	Dia	Assunto
1	03-mar		Variáveis de circuitos e elementos de circuitos
	05-mar	Quinta	Elementos de circuitos e Circuitos resistivos simples
2	10-mar	Terça	Circuitos resistivos simples
	12-mar	Quinta	Técnicas de análise de circuitos
3	01-set	Terça	Variáveis de circuitos e elementos de circuitos
	03-set	Quinta	Elementos de circuitos e Circuitos resistivos simples
4	08-set	Terça	Circuitos resistivos simples
	10-set	Quinta	Técnicas de análise de circuitos
5	15-set	Terça	Indutância e Capacitância
	17-set	Quinta	Resposta de circuitos de RL e RC de primeira ordem
6	22-set	Terça	Revisão para a prova (<i>Síncrono</i>)
	24-set	Quinta	Prova P1 (<i>Assíncrono</i>)
7	29-set	Terça	Correção da Prova (<i>Síncrono</i>)
	01-out	Quinta	Resposta de circuitos RLC
8	06-out	Terça	Resposta de circuitos RLC
	08-out	Quinta	Análise em regime permanente senoidal
9	13-out	Terça	Análise em regime permanente senoidal
	15-out	Quinta	Amplificadores Operacionais
10	20-out	Terça	Amplificadores Operacionais
	22-out	Quinta	Revisão para a prova (<i>Síncrono</i>)
11	27-out	Terça	Prova P2 (<i>Assíncrono</i>)
	29-out	Quinta	Correção da Prova (<i>Síncrono</i>)
12	03-nov	Terça	Diodos
	05-nov	Quinta	Transistor de Junção Bipolar
13	10-nov	Terça	Transistor de Junção Bipolar
	12-nov	Quinta	Transistor de Feito de Campo
14	17-nov	Terça	Transistor de Feito de Campo
	19-nov	Quinta	Revisão para a prova (<i>Síncrono</i>)
15	24-nov	Terça	Prova P3 (<i>Assíncrono</i>)
	26-nov	Quinta	Correção da Prova (<i>Síncrono</i>)
16	01-dez	Terça	Segunda Avaliação (<i>Assíncrono</i>)
	03-dez	Quinta	Correção da Prova (<i>Síncrono</i>)
17	08-dez	Terça	REC (<i>Assíncrono</i>)
	10-dez	Quinta	Correção da Prova (<i>Síncrono</i>)
18	15-dez	Terça	Divulgação das notas (<i>Assíncrono</i>)
	17-dez	Quinta	

XII. FERIADOS	
Data	Feriado

07/09/2020	Independência do Brasil (Segunda-feira)
12/10/2020	Nossa Senhora Aparecida (Segunda-feira)
28/10/2020	Dia do Servidor Público (Quarta-feira)
02/11/2020	Finados (Segunda-feira)
15/11/2020	Proclamação da República (Domingo)

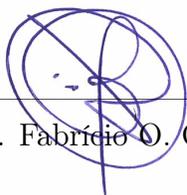
XIII. BIBLIOGRAFIA BÁSICA

1. THOMAS, Roland E.; ROSA, Albert J.; TOUSSAINT, Gregory J. Análise e projeto de circuitos elétricos lineares. 6th ed. Porto Alegre: Bookman, 2011. xii, 816 p. ISBN 9788577807876.
2. NILSSON, James William; RIEDEL, Susan A. Circuitos elétricos. 6. ed Rio de Janeiro (RJ): LTC, c2003. 656p.
3. Sedra; Smith, "Microeletrônica", Pearson, 2007.

XIV. BIBLIOGRAFIA COMPLEMENTAR

1. ALEXANDER, CHARLES K.; SADIKU, MATTHEW - FUNDAMENTOS DE CIRCUITOS ELETRICOS - MCGRAW HILL - ARTMED, 2008, ISBN: 8586804975, ISBN-13: 9788586804977
2. EDMINISTER, Joseph A. Circuitos elétricos: reedição da edição clássica. São Paulo: Makron: McGraw-Hill, c1991. 585p.
3. JOHNSON, D.E, J.L. Hilburn, J.R. Johnson, Fundamentos de análise de circuitos elétricos, 4ª Ed., Editora Prentice-Hall do Brasil, 1994.
4. RAZAVI, BEHZAD, - FUNDAMENTOS DE MICROELETRONICA - LTC, 2010, ISBN: 8521617321, ISBN-13: 9788521617327
5. DORF, RICHARD; SVOBODA, JAMES A. - INTRODUÇÃO AOS CIRCUITOS ELETRICOS - LTC, 2008, ISBN: 8521615825, ISBN-13: 9788521615828

Araranguá, 18 de agosto de 2020.



Prof. Fabrício O. Ourique

Coordenação do Curso



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CAMPUS ARARANGUÁ
CENTRO DE CIÊNCIAS, TECNOLOGIAS E SAÚDE
COORDENADORIA DO CURSO DE ENGENHARIA DE COMPUTAÇÃO
ROD. GOVERNADOR JORGE LACERDA, 3201. BAIRRO JARDIM DAS AVENIDAS - CEP 88906-072 - ARARANGUÁ / SC
TELEFONE +55 (48) 3721-2172
SITE: www.enc.ufsc.br

Araranguá, 24 de agosto de 2020.

PARECER PLANOS DE ENSINO DE 2020.1

A coordenação do Curso de Engenharia de Computação analisou e emitiu parecer sobre os planos de ensino referente ao primeiro semestre de 2020. A partir da análise dos referidos planos, recomenda-se que:

1 Recomendações gerais

Os Planos de Ensino devem estar em consonância com a Resolução nº 003/CEPE/84 e, portanto, devem conter as seguintes informações: identificação da disciplina (código, nome, número de créditos teóricos e práticos e modalidade), requisitos (código e nome das disciplinas que servem de pré-requisitos e requisitos paralelos), identificação da oferta (cursos para os quais a disciplina é oferecida), ementa, objetivos, conteúdo programático e bibliografia. Os Planos de Ensino devem conter, ainda, os itens metodologia de ensino, metodologia de avaliação, nova avaliação e cronograma.

2 Recomendações específicas

2.1 Planos de ensino aprovados

Os planos de ensino abaixo discriminados cumprem todas as exigências da Resolução nº003/CEPE/84 e recomendações e, portanto a coordenação recomenda sua aprovação:

2.1.1 COORDENADORIA ESPECIAL INTERDISCIPLINAR EM TECNOLOGIAS DA INFORMAÇÃO E COMUNICAÇÃO

- 2020.1.CIT7122.Elaboração de Trabalhos Acadêmicos.02655
- 2020.1.CIT7137.Ciência Tecnologia e Sociedade.09655
- 2020.1.CIT7567.Inocação e Propriedade Intelectual.09655

2.1.2 DEPARTAMENTO DE ENERGIA E SUSTENTABILIDADE

- 2020.1.EES7374.Fundamentos de Controle.05655
- 2020.1.EES7527.Fenômenos de Transportes.05655



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CAMPUS ARARANGUÁ
CENTRO DE CIÊNCIAS, TECNOLOGIAS E SAÚDE
COORDENADORIA DO CURSO DE ENGENHARIA DE COMPUTAÇÃO
ROD. GOVERNADOR JORGE LACERDA, 3201. BAIRRO JARDIM DAS AVENIDAS - CEP 88906-072 - ARARANGUÁ / SC
TELEFONE +55 (48) 3721-2172
SITE: www.enc.ufsc.br

2.1.3 COORDENADORIA ESPECIAL DE FÍSICA, QUÍMICA E MATEMÁTICA

- 2020.1.FQM7001.Pré cálculo.01655
- 2020.1.FQM7101.Cálculo I.01655B
- 2020.1.FQM7102.Cálculo II.02655
- 2020.1.FQM7103.Geometria Analítica.01655A
- 2020.1.FQM7103.Geometria Analítica.01655B
- 2020.1.FQM7104.Álgebra Linear.02655
- 2020.1.FQM7105.Cálculo III.03655
- 2020.1.FQM7106.Cálculo IV.04655
- 2020.1.FQM7107.Probabilidade e Estatística.03655
- 2020.1.FQM7110.Física A.01655B
- 2020.1.FQM7111.Física B.02655
- 2020.1.FQM7112.Física C.03655
- 2020.1.FQM7331.Fundamentos dos Materiais.05655
- 2020.1.FQM7537.Mecânica dos Materiais.05655

2.1.4 DEPARTAMENTO DE COMPUTAÇÃO

- 2020.1.DEC0012.Linguagem de Programação I.01655A.
- 2020.1.DEC7070.Introdução a Engenharia de Computação.01655A
- 2020.1.DEC7123.Organização e Arquitetura de Computadores I.06655
- 2020.1.DEC7125.Estruturas de Dados I.03655A
- 2020.1.DEC7129.Banco de Dados I.05665
- 2020.1.DEC7138.Analise e Projeto de Software.03655
- 2020.1.DEC7142.Cálculo Numérico em Computadores.04655A
- 2020.1.DEC7502.Lógica Aplicada à Computação.03655
- 2020.1.DEC7504.Analise de Sinais e Sistemas.04655
- 2020.1.DEC7510.Linguagens Formais e Autômatos.07655
- 2020.1.DEC7513.Projeto de Sistemas Embarcados.09655
- 2020.1.DEC7523.Modelagem Simulação.05655A
- 2020.1.DEC7524.Pesquisa Operacional.04655
- 2020.1.DEC7531.Linguagem de Programação I.02655A
- 2020.1.DEC7532.Programação II.04655A
- 2020.1.DEC7532.Programação II.04655B
- 2020.1.DEC7536.Projeto e Analise de Algoritmos.04655
- 2020.1.DEC7541.Inteligência Artificial I.04655
- 2020.1.DEC7542.Inteligência Artificial II.05655
- 2020.1.DEC7545.Circuitos Elétricos para Computação.06555
- 2020.1.DEC7546.Circuitos Digitais.01655.06655
- 2020.1.DEC7551.Tópicos Especiais I Desenvolvimento de Aplicações Móveis.06655
- 2020.1.DEC7554.Seminários Técnico Científicos.09655
- 2020.1.DEC7556.Arquitetura de Sistemas Operacionais.07655
- 2020.1.DEC7557.Redes de Computadores.07655
- 2020.1.DEC7558.Sistemas Distribuídos.07655
- 2020.1.DEC7562.Sistemas Operacionais Embarcados.08655
- 2020.1.DEC7565.Construção de Compiladores.08655



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CAMPUS ARARANGUÁ
CENTRO DE CIÊNCIAS, TECNOLOGIAS E SAÚDE
COORDENADORIA DO CURSO DE ENGENHARIA DE COMPUTAÇÃO
ROD. GOVERNADOR JORGE LACERDA, 3201. BAIRRO JARDIM DAS AVENIDAS - CEP 88906-072 - ARARANGUÁ / SC
TELEFONE +55 (48) 3721-2172
SITE: www.enc.ufsc.br

- 2020.1.DEC7566.Gerenciamento de Projeto.09655
- 2020.1.DEC7571.Trabalho de Conclusão de Curso I.09655
- 2020.1.DEC7572.Trabalho de conclusão de curso II.10655

Atenciosamente,

Araranguá, 24 de agosto de 2020.

Prof. Fabrício de Oliveira Ourique, Ph.D.
Coordenador do Curso de
Eng. de Computação - UFSC
Portaria 2703/2018/GR

Fabrício de Oliveira Ourique, Dr.
Prof. Adjunto / SIAPE: 1863254
UFSC / Campus Araranguá

Prof. Fabrício de Oliveira Ourique
Coordenador do Curso de
Engenharia de Computação
Portaria: 2703/2018/GR

Os planos de ensino do curso de graduação em Engenharia de Computação do primeiro semestre de 2020 foram aprovados na 28^a reunião ordinária do NDE do Curso de Graduação em Engenharia de Computação em 24 de agosto de 2020 e na 22^a reunião extraordinária do Colegiado do Curso de Graduação em Engenharia de Computação em 24 de agosto de 2020.
