




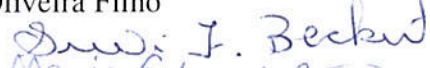
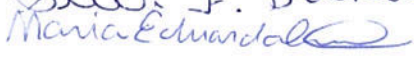


ATA Nº 12/2013
REUNIÃO EXTRAORDINÁRIA DO CONSELHO DO CAMPUS
UFSC – JOINVILLE
10.07.2013

1 Aos dez dias do mês de julho de dois mil e treze, com início às dezesseis horas, no Centro de
2 Engenharias da Mobilidade da Universidade Federal de Santa Catarina, em Joinville, reuniram-se
3 os membros do seu Conselho, e que esta subscrevem, sob a presidência do Diretor Geral,
4 Professor Luís Fernando Peres Calil. A reunião foi convocada extraordinariamente para discutir a
5 seguinte pauta: 1) Decisão sobre os recursos referentes aos concursos constantes no Edital
6 008/DDP/2013:1.1) Processo 23080.032398/2013-29: o candidato Antônio Otaviano Dourado solicitou a
7 revisão da avaliação da prova didática do concurso para vaga de Dinâmica do Vôo para o Campus de
8 Joinville (Relator: Prof. Juan Pablo de Lima Costa Salazar);1.2) Processo 3080.030309/2013-18: o
9 candidato Rafael Pacheco dos Santos solicitou a revisão do resultado da prova de títulos e da prova de
10 projeto de atividades acadêmicas do concurso para vaga de Máquinas Marítimas, devido o mesmo ter
11 entregue número de cópias inferior ao número de professores integrantes da banca examinadora (Relator:
12 Prof. Lucas Weihmann);1.3) Processo 3080.032407/2013-81: a candidata Valéria Benack solicitou a
13 revisão da pontuação na prova de títulos do concurso para vaga de Estruturas para o Campus de Joinville
14 (Relatora: Profa. Carolina Brandão Pereira de Souza).2) Decisão sobre a chamada de segundos colocados
15 em concursos constantes no Edital 008/DDP/2013:2.1) Segundo colocado no Concurso de Projeto de
16 Arquitetura e Urbanismo: candidato Andrea Holz Pfitzenreuter (Relatora: Profa. Carolina Brandão
17 Pereira de Souza); 2.2) Segundo colocado no Concurso Operação de Sistemas de Transportes: candidato
18 Janaina Renata Garcia (Relatora: Profa. Christiane Wenck Nogueira Fernandes);2.3) Segundo colocado no
19 Concurso de Conformação Mecânica: candidato Fabrício Brandão Pereira de Souza (Relator: Prof.
20 Cristiano Vasconcellos Ferreira); 2.4) Segundo colocado no Concurso de Arquitetura de Sistemas de
21 Computação: candidato Giovani Gracioli (Relator: Prof. Milton Evangelista de Oliveira Filho);3.
22 Apreciação do resultado da opção dos alunos para os cursos do Campus Joinville (Relatora: Profa. Sueli
23 Fischer Beckert) 4. Assuntos Gerais. O Diretor Geral e Presidente do Conselho, Professor Luís
24 Fernando Peres Calil, abriu a reunião passando a palavra ao Relator do ponto 1.1. da pauta,
25 Professor Juan Pablo de Lima Costa Salazar que leu seu relato conforme o Anexo I desta ata. Na
26 continuação foi aberta discussão sobre o relato que foi aprovado pelos presentes, assim como os
27 Pareceres dos Professores Lucas Weihmann e Carolina Brandão Pereira de Souza, relatores dos
28 itens 1.2(Anexo II) e 1.3(Anexo III) da pauta, respectivamente, que após apresentados foram
29 objeto de avaliação e mereceram também a aprovação do plenário. Concluída esta fase da
30 reunião, o Presidente do Conselho, Professor Luis Fernando Peres Calil explicou que havia
31 intenção da direção em aproveitar a qualificação de alguns candidatos aprovados no Concurso em
32 2º lugar e solicitou aos relatores, em sequência, que lessem seus pareceres. O primeiro a fazê-lo
33 foi a Professora Carolina Brandão Pereira de Sousa(Anexo IV). Ao final de seu relato foi aberta
34 discussão que culminou com o pedido de vistas ao processo pelo Professor Juan Pablo de Lima
35 Costa Salazar que o estendeu aos outros três processos. Compreendendo que não haveria
36 necessidade de prolongar a discussão haja vista a impossibilidade de qualquer decisão em relação
37 aos pontos de pauta supra citados e em discussão, em função da interrupção do rito que provoca
38 automaticamente o pedidos de vistas, o Presidente do Conselho encerrou a reunião postergando o
39 último a discussão do último ponto de pauta para a próxima reunião ordinária e eu, Amarilis
40 Laurenti, lavrei a presente data que vai por mim assinada e pelos demais presentes.
41 Professor Doutor Alexandre Mikowski *Alexandre Mikowski*
42 Professora Doutora Carolina Brandão Pereira de Souza *Carolina*
43 Professor Doutor Carlos Maurício Sacchelli

ATA Nº 12/2013
REUNIÃO EXTRAORDINÁRIA DO CONSELHO DO CAMPUS
UFSC – JOINVILLE
10.07.2013





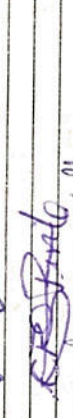
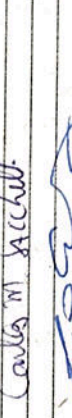

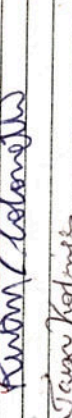
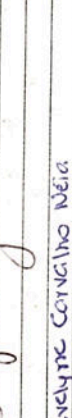





- 44 Professora Doutora Cátia Regina Silva de Carvalho Pinto
45 Professor Doutor Cristiano Vasconcellos Ferreira 
46 Professora Doutora Christiane Wenck Nogueira Fernandes
47 Professor Doutor Juan Pablo de Lima Costa Salazar
48 Professor Doutor Lucas Weihmann 
49 Professor Doutor Luis Fernando Peres Calil 
50 Servidora Luciana Reginato Dias 
51 Professor Doutor Luis Orlando Emerich dos Santos 
52 Professora Doutora Maria Simone Kugeratski Souza
53 Professor Doutor Milton Evangelista de Oliveira Filho
54 Professora Doutora Sueli Fischer Beckert 
55 Estudante Maria Eduarda Felipe Chame 
56 Estudante Evelyne Carvalho Néia
57 Estudante Pedro Paludetto Silva de Paula Lopes
58 Servidor Técnico Ruan Carlos Colonetti
59 Servidora Técnica Taíza Rodrigues
60 Amarilis Laurenti
61




LISTA DE PRESENÇA

REUNIÃO DO CONSELHO DO CAMPUS IOINVILLE

10.07.2013

Nº	FUNÇÃO NO CONSELHO (T= titular/S=suplente)	NOME	ASSINATURA
01	Diretor Geral – Presidente do Conselho	LUÍS FERNANDO PERES CALIL	
02	Diretor Acadêmico	SUELI FISCHER BECKERT	
03	Diretor Administrativo	FRANCISCO ALEXANDRE SOMMER MARTINS	
14	Coordenador do Curso Bacharelado Interdisciplinar	ALEXANDRE MIKOWSKI	
05	Coordenador do Curso de Engenharia Automotiva	CRISTIANO VASCONCELOS FERREIRA	
06	Coordenador do Curso de Engenharia Ferroviária	VIVIANE VASCONCELOS FERREIRA GRUBISIC	
07	Coordenador do Curso de Engenharia Mecatrônica	MILTON EVANGELISTA DE OLIVEIRA FILHO	
08	Coordenador do Curso de Engenharia de Infraestrutura	CAROLINA BRANDÃO PEREIRA DE SOUZA	
09	Coordenador do Curso de Engenharia de Transporte e Logística	CHRISTIANE WENCK NOGUEIRA FERNANDES	
10	Coordenador do Curso de Engenharia Naval	LUCAS WEIHMANN	
11	Coordenador do Curso de Engenharia Aeroespacial	JUAN PABLO DE LIMA COSTA SALAZAR	
12	Representante do Centro no CUn - T	CLAUDIMIR ANTONIO CARMINATTI	
13	Representante do Centro no CUn - S	RAFAEL DE CAMARGO CATAPAN	
14	Representante do Centro na Câmara de Pesquisa da UFSC - T	CATIA REGINA SILVA DE CARVALHO PINTO	
15	Representante do Centro na Câmara de Pesquisa da UFSC - S	JUAN PABLO DE LIMA COSTA SALAZAR	
16	Representante do Centro na Câmara de Extensão da UFSC - T	CARLOS MAURÍCIO SACCHELLI	
17	Representante do Centro na Câmara de Extensão da UFSC - S	RAFAEL GALINA DELATORRE	
18	Representante dos Programas de Pós-Graduação - T	LUIS ORLANDO EMERICH DOS SANTOS	
19	Representante dos Programas de Pós-Graduação - S	MARIA SIMONE KUGERATSKI SOUZA	
20	Representante dos STAEs - T	LUCIANA REGINATO DIAS	
21	Representante dos STAEs - S	JAMILE FANTIN	
22	Representante dos STAEs - T	RUAN CARLOS COLONETTI	
23	Representante dos STAEs - S	TIAGO HILLEBRANDT	
24	Representante dos STAEs - T	TAIZA RODRIGUES	
25	Representante dos STAEs - S	ELISANGELA DAGOSTINI BEUX	
26	Representante do Corpo Discente - T	PEDRO PAULO PASTORELLI	
27	Representante do Corpo Discente - S	EVELYNE CARVALHO NÉIA	
29	Representante do Corpo Discente - T	FABIANO LUIZ FOSSATTI VENTURA	
29	Representante do Corpo Discente - S	PEDRO PALUDETTO SILVA DE PAULA LOPES	
30	Representante do Corpo Discente - T	FELIPE SANTOS DE CASTRO	
31	Representante do Corpo Discente - S	MARIA EDUARDA FELIPPE CHAME	
32	Secretária	Amarillis Laurenti	



UNIVERSIDADE FEDERAL DE SANTA CATARINA

Campus Joinville
Centro de Engenharia da Mobilidade

Rua Presidente Prudente de Moraes, 406 – Bairro Santo Antônio – Joinville - Santa Catarina – Brasil – 89218-000 - www.joinville.ufsc.br / +55 (48) 3721-6452 / 3721-6451

Relato

O presente relato tem objetiva corroborar a análise da necessidade de contratação de Giovanni Gracioli, aprovado no Concurso Público destinado a selecionar candidatos para provimento de cargos da Carreira do Magistério Superior, para o quadro permanente da Universidade Federal de Santa Catarina – Campus Joinville – para a área de Arquitetura de Sistemas de computação, conforme processo 23080.060599/2012-35.

O referido concurso teve como objetivo suprir a demanda das disciplinas de Sistemas Operacionais e de Tempo Real e Introdução às Estruturas de dados. Neste concurso houve três candidatos aprovados, sendo o candidato Giovanni Gracioli aprovado em segundo lugar com as seguintes notas (média final):

- a. Prova escrita: 9,10
 - b. Prova didática: 8,53
 - c. Prova de títulos: 7,13
 - d. Projeto: 9,76
- Média final: 8,27

No mesmo processo 23080.060599/2012-35, foram oferecidas duas vagas na área de Hardware para cobrir quatro disciplinas: Sistemas Digitais e Microcontrolados, Projetos Integrados de Sistemas Embarcados ambos na Engenharia Mecatrônica, Eletrônica Aplicada na Engenharia Aeroespacial e Sistemas Embarcados na Engenharia Automotiva. Entretanto, houve apenas um aprovado que assumirá as disciplinas de Sistemas Digitais e Eletrônica Aplicada faltando, portanto, um candidato para ministrar as disciplinas de Sistemas Embarcados e Projetos Integrados de Sistemas Embarcados.

O relato da necessidade de contratação do candidato é dividido em duas partes: em relação às disciplinas no curso de engenharia mecatrônica e em relação à pesquisa na área de sistemas embarcados.

Com relação às disciplinas da área de engenharia mecatrônica:

A fim de esclarecimento, sistemas embarcados é uma área da tecnologia onde existe forte integração entre software e hardware. A seguir é apresentado as ementas das disciplinas de sistemas embarcados para fins de comparação com a especialização do candidato:

1. EMB5613 - Projeto Integrado de Sistemas Embarcados: Disciplina de ementa aberta, envolvendo um projeto a ser desenvolvido pelos alunos, realizado sob supervisão docente direta, com o objetivo de integrar os conhecimentos obtidos nas disciplinas cursadas até o momento. Inclui os seguintes tópicos gerais: revisão do processo de projeto; planejamento de projetos; execução do projeto: especificações de projeto (projeto informacional); concepção (projeto conceitual), modelagem e simulação (projeto preliminar) e avaliação do modelo ou protótipo; compatibilidade eletromagnética.
2. EMB5314 – Sistemas Embarcados: Sistemas baseados em microprocessadores. Dispositivos lógico programáveis. Sensores e Transdutores. Conversores A/D e D/A. Arquitetura automotiva. Comunicação embarcada.

O candidato Giovani Gracioli, aprovado em segundo lugar no concurso para Arquitetura de Sistemas de Computação, está realizando seu doutorado, com defesa prevista para outubro, em Engenharia de Automação e Sistemas na UFSC, área muito próxima da área de mecatrônica. A linha de pesquisa do doutorado do candidato é sistemas operacionais tempo real e sistemas dedicados (embarcados, paralelos e distribuídos), desenvolvido no Laboratório de Integração de Software e Hardware – LISHA, no campus Trindade. Durante seu doutorado, o candidato tem participado de diversos projetos e realizado diversas publicações em revista e congressos, além de dois sanduiches: um na Universidade de Waterloo, Canadá e Friedrich- Alexander Universitat, Alemanha (ver CV Lattes do candidato). Deve-se destacar também que o candidato foi estagiário docente no curso de graduação em Ciências da Computação da UFSC na disciplina INE5438 – Laboratório de Microprocessadores e Lógica Programável.

Corroborando com o curriculum do candidato, foi feita uma entrevista com o candidato no dia 27 de junho, onde se constatou a capacidade do candidato em atuar na área de sistemas embarcados e interesse do candidato em assumir as disciplinas citadas.

Com relação à pesquisa em sistemas embarcados:

Os sistemas embarcados presentes nas áreas naval, automotiva e aeroespacial são complexos e exigem uma forte integração entre hardware e software. Como exemplo, pode-se citar que 95% de toda inovação tecnológica na área automotiva vem da eletrônica embarcada e que um automóvel moderno, onde o sistema embarcado pode processar mais de 2500 sinais, utilizando mais de 70 microprocessadores comunicando-se em rede. Um dos maiores desafios na área de sistemas embarcados complexos (onde há multi-processamento) é a integração dos diferentes subsistemas eletrônicos. Atualmente no campus Joinville não há nenhum especialista nesta área, nem mesmo entre os professores recém aprovados. Este é um tema de pesquisa vital para a área de mecatrônica, e é a linha de pesquisa do candidato Geovani Gracioli. Por intermédio de uma solicitação para o acesso ao projeto de pesquisa do candidato (que recebeu nota 9,76) onde foi constatado que a proposta do candidato está diretamente relacionada com esta linha de pesquisa.

Conclusão:

Recomenda-se a contratação do candidato Geovani Gracioli por atender as demandas do curso de Engenharia Mecatrônica tanto para ministrar disciplinas na área de sistemas embarcados como para desenvolver pesquisas que visem a integração do software e hardware em sistemas embarcados.




Giovani Gracioli

Endereço para acessar este CV: <http://lattes.cnpq.br/1424232354270881>
Última atualização do currículo em 22/06/2013

Giovani Gracioli possui mestrado em Ciências da Computação pela Universidade Federal de Santa Catarina (2009) e graduação em Ciência da Computação pela Universidade Federal de Santa Maria (2007). Atualmente é aluno de doutorado do Programa de Pós-Graduação em Engenharia de Automação e Sistemas da Universidade Federal de Santa Catarina atuando nas seguintes linhas de pesquisa: sistemas operacionais e sistemas dedicados (embarcados, paralelos e distribuídos). É também professor do curso de Engenharia Elétrica da Universidade do Sul de Santa Catarina (UNISUL). **(Texto informado pelo autor)**


Identificação


Nome Giovani Gracioli 
Nome em citações bibliográficas GRACIOLI, Giovani;Gracioli, Giovani

Endereço

Endereço Profissional Universidade Federal de Santa Catarina, Laboratório de Integração Software e Hardware - LISHA, UFSC, Campus Trindade, LISHA, Trindade, 88040900 - Florianópolis, SC - Brasil
URL da Homepage: www.inf.ufsc.br

Formação acadêmica/titulação

2009 Doutorado em andamento em Engenharia de Automação e Sistemas (Conceito CAPES 5).
Universidade Federal de Santa Catarina, UFSC, Brasil.
Título: Escalonador Multicore Tempo-real Consciente de Memória Compartilhada. Com sanduiche na Friedrich-Alexander Universität (Supervisor: Prof. Dr. Wolfgang Schröder-Preikschat) e University of Waterloo (Supervisor: Prof. Dr. Sebastian Fischmeister),
Orientador:  Antônio Augusto Medeiros Fröhlich.
Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior, CAPES, Brasil.

2007 - 2009 Mestrado em Ciências da Computação (Conceito CAPES 4).
Universidade Federal de Santa Catarina, UFSC, Brasil.
Título: Reconfiguração Dinâmica de Software em Sistemas Profundamente Embarcados, Ano de Obtenção: 2009.
Orientador:  Antônio Augusto Medeiros Fröhlich.

2003 - 2007 Graduação em Ciência da Computação.
Universidade Federal de Santa Maria, UFSM, Brasil.
Título: Uma Comparação entre Algoritmos de Detecção de Defeitos para Redes Móveis Sem Fio.
Orientador: Raul Ceretta Nunes.
Bolsista do(a): Fundação de Amparo à Pesquisa do Estado do Rio Grande do Sul, FAPERGS, Brasil.

Atuação Profissional

Universidade do Sul de Santa Catarina, UNISUL, Brasil.

Vínculo institucional

2013 - Atual

Vínculo: Celetista, Enquadramento Funcional: Professor horista, Carga horária: 6

Outras informações

Disciplinas ministradas para o curso de Engenharia Elétrica: computação científica II (programação C, C++ e estruturas de dados) e sistemas operacionais.

Atividades

02/2013 - Atual

Ensino, Engenharia Elétrica, Nível: Graduação

Disciplinas ministradas

Computação Científica II (programação C, C++ e estruturas de dados) - 2013.1

Sistemas Operacionais - 2013.1, 2013.2

Programação em C - 2013.2

University of Waterloo, UW, Canadá.

Vínculo institucional

2008 - 2009

Vínculo: Visitor Researcher, Enquadramento Funcional: Bolsista, Carga horária: 40, Regime: Dedicção exclusiva.

Universidade Federal de Santa Catarina, UFSC, Brasil.

Vínculo institucional

2007 - Atual

Vínculo: Doutorando, Enquadramento Funcional: Bolsista, Carga horária: 40, Regime: Dedicção exclusiva.

Atividades

03/2008 - Atual

Ensino, Ciência da Computação, Nível: Graduação

Disciplinas ministradas

INE5357 Sistemas Operacionais II - 2008.1 (estagiário de docência)

INE5357 Sistemas Operacionais II - 2009.1 (estagiário de docência)

INE5424 Sistemas Operacionais II - 2011.2 (estagiário de docência)

INE5424 Sistemas Operacionais II - 2012.2 (estagiário de docência)

INE5424 Sistemas Operacionais II - 2013.1 (estagiário de docência)

INE5438 Laboratório de Microprocessadores e Lógica Programável - 2010.1 (estagiário de docência)

03/2007 - Atual

Pesquisa e desenvolvimento, Laboratório de Integração Software e Hardware - LISHA, .

Linhas de pesquisa

Sistemas Operacionais

Sistemas Embarcados

Sistemas de Tempo Real

08/2007 - 12/2007

Ensino, Sistema de Informação, Nível: Graduação

Disciplinas ministradas

INE5607 Organização e Arquitetura de Computadores (estagiário de docência)

University of Waterloo, U.WATERLOO, Canadá.

Vínculo institucional

2012 - 2012

Vínculo: PhD visitor student, Enquadramento Funcional: Researcher, Carga horária: 40, Regime: Dedicção exclusiva.

Outras informações

PhD Sandwich

Friedrich-Alexander Universität Erlangen-Nürnberg, FAU, Alemanha.

Vínculo institucional

2010 - 2011

Vínculo: Pesquisador, Enquadramento Funcional: Pesquisador, Carga horária: 40

Universidade Federal de Santa Maria, UFSM, Brasil.

Vínculo institucional

2003 - 2007

Vínculo: Aluno de Graduação, Enquadramento Funcional: Bolsista, Carga horária: 20

Linhas de pesquisa

1. Sistemas Operacionais
2. Sistemas Embarcados
3. Sistemas de Tempo Real

Projetos de pesquisa

2012 - Atual

ComICIP60 Arquitetura de Comunicação para a Placa Intelbrás ICIP60

Descrição: O projeto ComICIP60 Arquitetura de Comunicação para a Placa Intelbrás ICIP60 visa desenvolver uma estrutura otimizada para comunicação entre os componentes heterogêneos que fazem parte da placa ICIP60. Essa placa é composta basicamente por cinco processadores digitais de sinal (DSPs), um ARM9 e um software embarcado em uma FPGA, os quais utilizam interfaces de comunicação distintas (HPI, MII e PAR) e necessitam de um canal de comunicação comum para troca de mensagens e dados. A interface comum escolhida foi a Ethernet, criando a necessidade de adaptação das interfaces de comunicação e análise dos impactos dessa adaptação nos barramentos nativos de cada processador, como latência e determinismo.

Situação: Em andamento; Natureza: Pesquisa.

Alunos envolvidos: Graduação: (1) / Mestrado acadêmico: (1) / Doutorado: (1) .

Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Coordenador.

Financiador(es): Intelbrás S/A - Cooperação.

2011 - 2013

OS support for WSN and Embedded System Debugging

Descrição: The project objective is to investigate the applicability of domain engineering techniques named Application-driven Embedded System Design (ADESD) and Model-based developing to create new methods of OS support and debugging techniques for large scale WSN and embedded systems. The CAPES-DFAIT program is a scholarship program aim at supporting team-oriented research projects between Canadian and Brazilian institutions of higher education in key areas of mutual cooperation, such as democratic governance, prosperity and security, as well as science and technology, thus encouraging research collaboration as well as graduate student mobility..

Situação: Em andamento; Natureza: Pesquisa.

Alunos envolvidos: Doutorado: (12) .

Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Coordenador / Arliones Stevert Hoeller Junior - Integrante / Sebastian Fischmeister - Integrante.

Financiador(es): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Bolsa.

2010 - 2011

vConf Software de Vídeo Conferência Corporativa

Projeto certificado pelo(a) coordenador(a) Antonio Augusto Medeiros Fröhlich em 28/05/2013.

Descrição: O projeto vConf Software de vídeo conferência corporativa visa desenvolver um software de vídeo conferência corporativa para computadores pessoais com sistema operacional Linux que suporte os protocolos SIP e RTP assim como codificação de vídeo H.264, entre outras tecnologias de vídeo conferência. Este software irá utilizar bibliotecas pré-existentes para a realização das funcionalidades previstas, definindo assim uma API para o desenvolvimento do respectivo software.

Situação: Concluído; Natureza: Pesquisa.

Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Coordenador / Hugo Marcondes - Integrante.

Financiador(es): Intelbrás S/A - Cooperação.

2009 - 2010

REDE ALTATV - Arquitetura Livre, Aberta e Escalável de Terminal de Acesso para o SBTVD-T

Descrição: A TV aberta brasileira iniciou o processo de transição da transmissão analógica para a digital. Os dois principais benefícios desta transição, para os usuários, são o conteúdo de alta definição e a interatividade. A interatividade possibilitará ao usuário a utilização de novos serviços através da televisão, entre os quais se pode destacar a realização de operações bancárias (t-banking), o aprendizado à distância (t-learning) e o comércio eletrônico (t-commerce). O sucesso da implantação da TV Digital no Brasil depende da disseminação de receptores de sinal digital entre os usuários, de modo que o baixo custo destes aparelhos é um fator fundamental para a massificação da tecnologia, seja através da aquisição direta pelos usuários finais, seja através da sua distribuição subsidiada por parte dos provedores de serviços interativos na TV Digital. O projeto ora proposto visa a formação de uma rede temática de pesquisa sobre terminais de acesso de TV Digital compromissada com o Sistema Brasileiro de TV Digital Terrestre (SBTVD). Com o apoio do CTIC, este primeiro ciclo de vida da rede será focado no desenvolvimento de uma arquitetura aberta, livre e escalável de terminal de acesso em conformidade com as normas vigentes do SBTVD. A arquitetura proposta será amparada por um roadmap a ser elaborado como atividade inicial do projeto e será executada em três cenários distintos: hardware livre baseado em chipsets de set-top box comercialmente disponíveis; software livre para PCs; projeto lógico de um system-on-chip (SoC) nacional que integre as funções de terminal de acesso definidas pela arquitetura. A disseminação dos resultados do projeto será feita através de um portal web e de workshops abertos, sendo que tanto a arquitetura em si, quanto suas implementações em hardware e software, serão disponibilizadas à comunidade sob uma ou mais das seguintes licenças: MIT, GPL e LGPL. Desta forma, pretende-se não apenas consolidar a rede de pesquisa ora proposta, mas também permitir.

Situação: Em andamento; Natureza: Pesquisa.

Alunos envolvidos: Mestrado acadêmico: (4) Doutorado: (2) .

Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Coordenador / Hugo Marcondes - Integrante.

Financiador(es): Rede Nacional de Ensino e Pesquisa - Auxílio financeiro.

2008 - 2011

Variability Management in Operating Systems

Descrição: The project focuses on the management of software variability in operating systems, mainly in relation to non-functional properties, such as hardware/software co-design and multicore scheduling and synchronization..

Situação: Em andamento; Natureza: Pesquisa.

Alunos envolvidos: Mestrado acadêmico: (1) Doutorado: (4) .

Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Integrante / Tiago Rogério Mück - Integrante / Michael Gernoth - Integrante / Daniel Lohmann - Integrante / Julio Sincero - Integrante / Reinhard Tartler - Integrante / Wolfgang Schröder-Preikschat - Coordenador.

Financiador(es): Deutsche Forschungsgemeinschaft - Auxílio financeiro.

2008 - 2009

Set-top Box IPTV

- 2008 - Atual**
- Descrição: Este projeto tem como objetivo desenvolver um protótipo de um IP-Set top box (IP-STB), que terá a capacidade de receber canais de TV digital sobre rede IP, decodificá-lo e reproduzir o conteúdo em uma interface de saída para TV, que poderá ser tanto uma TV convencional (SD- Single definition) como uma TV de alta definição (HD-High Definition). Este equipamento possui uma entrada de rede padrão ethernet, por onde receberá os canais IPTV (TV sobre IP), uma entrada USB, para entrada de uma câmera IP, saídas de TV (vídeo composto, vídeo componente e S-vídeo ou HDMI). Tem uma interface Infra Red para recepção do sinal do controle remoto e será desenvolvido um software embarcado que conterá um sistema operacional, vídeo streaming player, com funções trick-play, e web browser, permitindo que seja possível também navegar na internet através da TV.
Situação: Concluído; Natureza: Pesquisa.
Alunos envolvidos: Mestrado acadêmico: (3) .
- Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Coordenador.
Financiador(es): Fundação de Amparo à Pesquisa e Inovação do Estado de Santa Catarina - Auxílio financeiro.
- Formação de Pessoal e Desenvolvimento Científico e Tecnológico em TV Digital
- Descrição: As instituições envolvidas neste projeto (UFSC, UNICAMP, INATEL, PUC-RS e UFRGS) vêm atuando em áreas correlatas às tecnologias inerentes à TV-Digital como Microeletrônicas, Hardware, Sistemas Operacionais, Multimídia, Modulação e Transmissão de Dados, desde sua origem na década de 60. Por ocasião da convergência dessas tecnologias, no que hoje chamamos de TV-Digital, estas instituições estiveram presentes em importantes projetos, como o pioneiro I2TV, um dos primeiros experimentos concretos sobre a viabilidade de um sistema brasileiro de TV-Digital, executado em 2001 e 2003; a habilitação para todas as linhas de ação do SBTVD na Carta-Convite MC/MCT/FINEP /FUNTEEL 01/2004; a execução de diversas RFPs do SBTVD entre 2005 e 2006 e, mais recentemente, o envolvimento em projetos de transferência de tecnologia para o setor industrial comprometido com a implantação do SBTVD, conforme prescrito no Decreto Presidencial 4.901, de 26 de novembro de 2003. Através deste projeto, espera-se a consolidação de uma rede de pesquisa envolvendo a UFSC, UNICAMP, INATEL, PUC-RS e UFRGS.
Situação: Em andamento; Natureza: Pesquisa.
Alunos envolvidos: Mestrado acadêmico: (4) Doutorado: (2) .
- 2007 - Atual**
- Integrantes: Giovani Gracioli - Integrante / Arliones Stevert Hoeller Junior - Integrante / Fröhlich, Antônio Augusto - Integrante / Carlos Aurélio Faria da Rocha - Coordenador.
Financiador(es): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Auxílio financeiro.
EPOS -- Embedded Parallel Operating System
- Descrição: The EPOS Project (Embedded Parallel Operating System) aims at automating the development of dedicated computing systems, so that developers can concentrate on what really matters: their applications. EPOS relies on the Application-Oriented System Design Method (AOSD) proposed by Fröhlich to design and implement both software and hardware components that can be automatically adapted to fulfill the requirements of particular applications. Additionally, EPOS features a set of tools to select, adapt and plug components into an application-specific framework, thus enabling the automatic generation of an application-oriented system instance. Such an instance consists of a hardware platform implemented in terms of programmable logic, and the corresponding run-time support system implemented in terms of abstractions, hardware mediators, scenario adapters and aspect programs. The deployment of AOSD in EPOS is helping to produce components that are highly reusable, adaptable and maintainable. Low overhead and high performance are achieved by a careful implementation that makes use of generative programming techniques, including static metaprogramming. Furthermore, the fact that EPOS components are exported to users by means of coherent interfaces defined in the context of the application domain largely improves usability. All these technological advantages are directly reflected in the development process, reducing NRE costs and the time-to-market of software/hardware integrated projects.
Situação: Em andamento; Natureza: Pesquisa.
- 2005 - 2007**
- Integrantes: Giovani Gracioli - Integrante / Antônio Augusto Medeiros Fröhlich - Coordenador / Arliones Stevert Hoeller Junior - Integrante / Lucas Francisco Wanner - Integrante / Hugo Marcondes - Integrante / Augusto Born de Oliveira - Integrante / Rafael Luiz Cancian - Integrante / Rafael Pereira Pires - Integrante / Geovani Ricardo Wiedenhoft - Integrante.
Monitoramento de Defeitos numa rede de Marca-Passos
- Descrição: O objetivo geral deste trabalho é investigar a aplicabilidade dos algoritmos de detecção de defeitos tradicionais em redes de equipamentos móveis, e projetar um serviço de detecção de defeitos para uma rede de marca-passos externos. Investigar o uso de detectores de defeitos em redes de sensores; Investigar a associação de detectores a algoritmos de roteamento, a fim de minimizar a perda de conexão entre os nodos da rede; modelar e especificar o algoritmo de detecção de defeitos a ser utilizado no sistema de monitoramento cardíaco CardioMonitor; Implementar um serviço de detecção de defeitos que possa servir ao CardioMonitor e a outras infra-estruturas computacionais similares; Avaliar o impacto da qualidade da detecção de defeitos na integridade e funcionalidade do CardioMonitor; Comprovar que os conceitos teóricos envolvidos no projeto e o uso da teoria de Detecção de Defeitos são importantes para o desenvolvimento e construção de um sistema hospitalar robusto com conectividade sem fio; Contribuir para a consolidação das pesquisas da área biomédica realizadas pelo Grupo de Microeletrônica da UFSM; e Posicionar o Rio Grande do Sul como referência no desenvolvimento de pesquisas nas áreas de Detecção de Defeitos e Tolerância a Falhas (UFSM e UFRGS).
Situação: Concluído; Natureza: Pesquisa.
Alunos envolvidos: Graduação: (0) / Especialização: (0) / Mestrado acadêmico: (0) / Mestrado profissionalizante: (0) / Doutorado: (0) .
- 2003 - 2005**
- Integrantes: Giovani Gracioli - Integrante / Raul Ceretta Nunes - Coordenador.
Financiador(es): Fundação de Amparo à Pesquisa do Estado do Rio Grande do Sul - Bolsa.
Programa de Educação Tutorial em Informática da UFSM (PET-Informática)
- Descrição: O Programa de Educação Tutorial em Informática da UFSM (PET-Informática) integra alunos de graduação do curso de Ciência da Computação em uma forma diferenciada de desenvolvimento acadêmico, de maneira que haja um processo de formação integral. São desenvolvidas atividades de Iniciação Científica, bem como atividades de Ensino e Extensão .

Situação: Concluído; Natureza: Pesquisa.
Alunos envolvidos: Graduação: (12) / Especialização: (0) / Mestrado acadêmico: (0) / Mestrado profissionalizante: (0) / Doutorado: (0) .

Integrantes: Giovani Gracioli - Integrante / Oni Reasilva Sichonany - Coordenador / Fernando Bevilacqua - Integrante / Marília Guterres - Integrante / Ronaldo Canofre - Integrante / Iria Brucker - Integrante / Eduardo Spolaor Mazzanti - Integrante / Rafael Keller Tesser - Integrante.
Financiador(es): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Bolsa.

Projetos de desenvolvimento

2007 - 2008

NSTACA - Nacionalização de Sistema de Telefonia Avançada de Código Aberto

Descrição: O projeto Nacionalização de Sistema de Telefonia Avançada de Código Aberto desenvolveu-se a partir de uma parceria entre a Universidade Federal de Santa Catarina, a SuperFacil, a Spherical e a Cianet e do apoio do FINEP e SEBRAE. Esta parceria resultou na nacionalização de um sistema de telefonia baseado em software livre e/ou código aberto que possibilitou o aumento da acessibilidade de recursos avançados de telefonia para pequenas e médias empresas a um custo equivalente ao de pequenas centrais telefônicas existentes no mercado nacional. Este processo de Nacionalização gerou três produtos distintos, um hardware e dois softwares. O hardware chamado de Channel Bank possibilita a comunicação entre a telefonia VOIP e a telefonia convencional permitindo total modularidade e escalabilidade. Um dos softwares, chamado de CallMax é de gestão, com interface web e foi direcionado para os gerentes de TI que poderão configurar com facilidade o sistema de telefonia da empresa. O outro software, destinado aos usuários de ramais que, entre outros, podem ter acesso a caixa de mensagens, ligações recebidas e realizadas. Esta solução permite que micro e pequenas empresas tenham acesso a avançados serviços de telefonia como troncamentos digitais, discagem direta de ramais, voz sobre IP, correios de voz, serviços de URA integração com banco de dados SQL até então disponível somente em centrais proprietárias e de grande porte.

Situação: Concluído; Natureza: Desenvolvimento.

Alunos envolvidos: Mestrado acadêmico: (5) .

Integrantes: Giovani Gracioli - Integrante / Rauf Sidnei Waslawick - Integrante.

Financiador(es): Financiadora de Estudos e Projetos - Auxílio financeiro.

Áreas de atuação

1. Grande área: Ciências Exatas e da Terra / Área: Ciência da Computação / Subárea: Sistemas de Computação/Especialidade: Software Básico.
2. Grande área: Ciências Exatas e da Terra / Área: Ciência da Computação / Subárea: Sistemas de Computação/Especialidade: Arquitetura de Sistemas de Computação.
3. Grande área: Ciências Exatas e da Terra / Área: Ciência da Computação / Subárea: Sistemas de Computação/Especialidade: Hardware.

Idiomas

Inglês	Compreende Bem, Fala Bem, Lê Bem, Escreve Bem.
Francês	Compreende Pouco, Fala Pouco, Lê Pouco, Escreve Pouco.
Português	Compreende Bem, Fala Bem, Lê Bem, Escreve Bem.
Alemão	Compreende Pouco, Fala Pouco, Lê Pouco, Escreve Pouco.


Prêmios e títulos

2013	Segundo colocado no concurso público para professor auxiliar de Arquitetura de Sistemas de Computação, UFSC, Joinville (Edital 008/DDP/2013), .
2009	Best Presentation at the LCTES 2009 Research Forum, ACM SIGPLAN/SIGBED 2009 Conference on Languages, Compilers, and Tools for Embedded Systems.

Produções

Produção bibliográfica

Citações

Web of Science 		
Total de trabalhos:7	Total de citações:4	Fator H:1
Gracioli, Giovani Data: 16/05/2013		
SCOPUS		
Total de trabalhos:12	Total de citações:10	
Gracioli G; Giovani Gracioli Data: 24/11/2011		
Outras		
Total de trabalhos:20	Total de citações:33	
G Gracioli; Giovani Gracioli Data: 15/05/2013		

Artigos completos publicados em periódicos

Ordenar por

Ordem Cronológica

1. ★ **GRACIOLI, Giovani** ; FROHLICH, A. A. M. ; PELLIZZONI, R. ; Fischmeister . Implementation and evaluation of global and partitioned scheduling in a real-time OS. *Real-Time Systems (Online)* **JCR**, v. 49, p. 1-48, 2013.
2. ★ **GRACIOLI, Giovani** ; Fischmeister . Tracing and recording interrupts in embedded software. *Journal of Systems Architecture* **JCR**, v. 58, p. 372-385, 2012.
3. ★ Fröhlich, Antônio Augusto ; **GRACIOLI, Giovani** ; Santos, João Felipe . Periodic timers revisited: The real-time embedded system perspective. *Computers & Electrical Engineering* **JCR**, v. 37, p. 365-375, 2011.
Citações: **WEB OF SCIENCE** 1 | **SCOPUS** 1
4. **GRACIOLI, Giovani** ; FROHLICH, A. A. M. ; PIRES, R. P. ; WANNER, L. F. . Evaluation of an RSSI-based Location Algorithm for Wireless Sensor Networks. *Revista IEEE América Latina* **JCR**, v. 9, p. 830-835, 2011.
5. WIEDENHOFT, G. R. ; **GRACIOLI, Giovani** ; WANNER, L. F. ; FROHLICH, A. A. M. . Power management in the EPOS system. *Operating Systems Review*, v. 42, p. 71, 2008.
Citações: **SCOPUS** 2

Trabalhos completos publicados em anais de congressos

1. ★ **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . An Experimental Evaluation of the Cache Partitioning Impact on Multicore Real-Time Schedulers (artigo aceito para publicação). In: 19th IEEE International Conference on Embedded and Real-Time Computing Systems and Applications (RTCSA 2013), 2013, Taipei, Taiwan. 19th IEEE International Conference on Embedded and Real-Time Computing Systems and Applications (RTCSA 2013), 2013.
2. Steiner ; **Gracioli, Giovani** ; Fröhlich, Antônio Augusto ; Rita de Cássia Cazu Soldi . An Operating System Runtime Reprogramming Infrastructure for WSN. In: The Seventeenth IEEE Symposium on Computers and Communication (ISCC 12), 2012, Cappadocia. The Seventeenth IEEE Symposium on Computers and Communication (ISCC 12), 2012.
3. **Gracioli, Giovani** ; FROHLICH, A. A. M. . API para Monitoramento de Desempenho em Sistemas Multicore Embarcados. In: Simpósio Brasileiro de Engenharia de Sistemas Computacionais, 2011, Florianópolis. Simpósio Brasileiro de Engenharia de Sistemas Computacionais, 2011.
4. **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . An embedded operating system API for monitoring hardware events in multicore processors. In: Workshop on Hardware-support for parallel program correctness (HPPC 2011), 2011, Porto Alegre. Workshop on Hardware-support for parallel program correctness, 2011.
5. **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . ELUS: a Dynamic Software Reconfiguration Infrastructure for Embedded Systems. In: 17th International Conference on Telecommunications, 2010, Doha, Qatar. 17th International Conference on Telecommunications, 2010. p. 981-988.
6. Steiner ; **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . Uma Estrutura de Reprogramação em Rede para Sistemas Operacionais Embarcados. In: I Workshop de Sistemas Embarcados, 2010, Gramado. I Workshop de Sistemas Embarcados, 2010.
7. **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . ELUS: Mecanismo de Reconfiguração de Software para Sistemas Operacionais Embarcados. In: Workshop de Sistemas Operacionais, 2010, Belo Horizonte. VII Workshop de Sistemas Operacionais, 2010. p. 1999-2010.
8. ★ **GRACIOLI, Giovani** ; FISCHMEISTER, S. . Tracing Interrupts in Embedded Software. In: Conference on Languages, Compilers, and Tools for Embedded Systems (LCTES), 2009, Dublin, Ireland. Conference on Languages, Compilers, and Tools for Embedded Systems (LCTES), 2009.
9. **GRACIOLI, Giovani** ; SANTOS, D. M. ; matos ; WANNER, L. F. ; FROHLICH, A. A. M. . Gerência de tempo no Sistema Operacional EPOS. In: V Workshop de Sistemas Operacionais, 2008, Belém. V Workshop de Sistemas Operacionais, 2008.
10. **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . Infra-estrutura de Sistema Operacional para Atualização de Código. In: V Workshop de Sistemas Operacionais, 2008, Belém. V Workshop de Sistemas Operacionais, 2008.
11. **GRACIOLI, Giovani** ; SANTOS, D. M. ; matos ; WANNER, L. F. ; FROHLICH, A. A. M. . One-Shot Time Analysis in the EPOS operating System. In: XXVII International Conference of the Chilean Computer Science Society (SCCC 2008), 2008, Punta Arenas, Chile. IEEE Explorer, 2008.
12. **GRACIOLI, Giovani** ; FROHLICH, A. A. M. . An operating system infrastructure for remote code update in deeply embedded systems. In:

13.

GRACIOLI, Giovanni ; NUNES, Raul Ceretta . Detecção de Defeitos em Redes Móveis Sem Fio: Uma Avaliação entre as Estratégias e seus Algoritmos. In: VIII Workshop de Teste e Tolerância a Falhas (WTF 2007), 2007, Belém - PR. VIII Workshop de Teste e Tolerância a Falhas (WTF 2007), 2007.

14. **GRACIOLI, Giovanni** ; NUNES, Raul Ceretta . Detectores de Defeitos para Redes Wireless Ad Hoc. In: IX Escola Regional de Redes de Computadores, 2006, Passo Funndo - RS. IX Escola Regional de Redes de Computadores, 2006.

Resumos publicados em anais de congressos

1. **GRACIOLI, Giovanni** ; FROHLICH, A. A. M. . Towards a shared-data-aware multicore real-time scheduler. In: 4th Real-Time Scheduling Open Problems Seminar (RTSOPS 2013), 2013, Paris. 4th Real-Time Scheduling Open Problems Seminar (RTSOPS 2013), 2013.

2. **GRACIOLI, Giovanni** ; KOSLOVSKI, Guilherme Piegas ; KREUTZ, Diego Luís ; PASIN, Marcelo . Um Comparativo entre características e desempenho da LinuxThreads e NPTL. In: VI Workshop em Sistemas Computacionais de Alto Desempenho, 2005. VI Workshop Em Sistemas Computacionais de Alto Desempenho. Rio de Janeiro - RJ. p. 222-225.

3. **GRACIOLI, Giovanni** ; MEDINA, Roseclea Duarte ; FERREIRA, Marília Guterres ; OLIVEIRA, Leandro Ramos de ; SANTOS, Ronaldo Canofre Mariano dos . Gerenciamento de redes de computadores sem traumas - uma proposta do Tz0. In: Jornada Acadêmica Integrada, 2005, Santa Maria. XX Jornada Acadêmica Integrada. UFSM, 2005.

Apresentações de Trabalho

1. **Gracioli, Giovanni** ; FROHLICH, A. A. M. . API para Monitoramento de Desempenho em Sistemas Multicore Embarcados. 2011. (Apresentação de Trabalho/Simpósio).

2. **Gracioli, Giovanni** . Construindo Sistemas Embarcados com o OpenEPOS. 2011. (Apresentação de Trabalho/Seminário).

3. **GRACIOLI, Giovanni** ; FROHLICH, A. A. M. . An embedded operating system API for monitoring hardware events in multicore processors. 2011. (Apresentação de Trabalho/Conferência ou palestra).

4. **GRACIOLI, Giovanni** ; Fischmeister . Tracing Interrupts in Embedded Software (Poster). 2009. (Apresentação de Trabalho/Conferência ou palestra).

5. **GRACIOLI, Giovanni** ; NUNES, Raul Ceretta . Detectores de Defeitos para Redes Wireless Ad Hoc. 2006. (Apresentação de Trabalho/Conferência ou palestra).

Produção técnica

Assessoria e consultoria

1. **GRACIOLI, Giovanni** . Desenvolvimento de software baseado no DaVinci Codec Engine. 2008.

Programas de computador sem registro

1. Fröhlich, Antônio Augusto ; **Gracioli, Giovanni** ; CANCIAN, R. L. ; HOELLER JUNIOR, A. S. ; MARCONDES, H. ; MÜCK, T. R. ; WANNER, L. F. ; Steiner . OpenEPOS. 2011.

Trabalhos técnicos

Bancas

Participação em bancas de trabalhos de conclusão

Trabalhos de conclusão de curso de graduação

1. FROHLICH, A. A. M. ; HOELLER JUNIOR, A. S. ; CANCIAN, R. L. ; **Gracioli, Giovanni**. Participação em banca de Gustavo Roberto Nardon Meira. Real-Time Dynamic Voltage and Frequency Scaling no sistema EPOS. 2011. Trabalho de Conclusão de Curso (Graduação em Ciências da Computação) - Universidade Federal de Santa Catarina.

2. **GRACIOLI, Giovanni** ; WIEDENHOFT, G. R. ; FROHLICH, A. A. M.. Participação em banca de Eduardo Miranda Steiner. Gerenciamento Dinâmico de Energia em Sistemas Embarcados de Tempo Real. 2009. Trabalho de Conclusão de Curso (Graduação em Ciência da Computação) - Universidade Federal de Santa Catarina.

Eventos

Participação em eventos, congressos, exposições e feiras

1. Simpósio Brasileiro de Engenharia de Sistemas Computacionais.API para Monitoramento de Desempenho em Sistemas Multicore Embarcados. 2011. (Simpósio).
2. Workshop de Sistemas Embarcados. 2010. (Outra).
3. ARTIST2 South-American School for Embedded Systems. 2010. (Outra).
4. Conference on Languages, Compilers, and Tools for Embedded Systems (LCTES). Tracing Interrupts in Embedded Software. 2009. (Congresso).
5. International CONET Summer School - SENIOT: From Sensor Networks to Networked Intelligent Objects. 2009. (Outra).
6. IV Escola Regional de Redes de Computadores (ERRC). Detectores de Defeitos para Redes Wireless Ad Hoc. 2006. (Congresso).
7. Semana Acadêmica do Centro de Tecnologia (SACT). 2006. (Outra).
8. 17th Symposium on Computer Architecture and High Performance Computing, e VI Workshop em Sistemas Computacionais de Alto Desempenho e do II Fórum de Tecnologia e Aplicações de Sistemas de Alto Desempenho.. Um comparativo entre características e desempenho da LinuxThreads e NPTL. 2005. (Congresso).
9. Semana acadêmica do centro de tecnologia (SACT). 2004. (Outra).

Organização de eventos, congressos, exposições e feiras

1. GRACIOLI, Giovanni . Ciclo de Palestras Integradas EXPANSÃO. 2005. (Congresso).
2. GRACIOLI, Giovanni . Palestras Extracurriculares da Computação (PEC). 2004. (Outro).

Orientações

Orientações e supervisões em andamento

Trabalho de conclusão de curso de graduação

1. Tarcísio Fischer. Transparência Arquitetural de Sistemas Embarcados: 8 à 64 bits (co-orientador). Início: 2013. Trabalho de Conclusão de Curso (Graduação em Ciência da Computação) - Universidade Federal de Santa Catarina. (Orientador).

Iniciação científica

1. Murilo Ferreira Vitor. Implementação e Análise de Escalonadores Tempo Real Multicore no EPOS (co-orientador). Início: 2013. Iniciação científica (Graduando em Engenharia de Controle e Automação) - Universidade Federal de Santa Catarina, Conselho Nacional de Desenvolvimento Científico e Tecnológico. (Orientador).

Orientações e supervisões concluídas

Trabalho de conclusão de curso de graduação

1. Rita de Cássia Cazu Soldi. Estudo sobre métodos para melhora de desempenho em mecanismos de reconfiguração dinâmica de software de sistemas embarcados (co-orientador). 2011. Trabalho de Conclusão de Curso. (Graduação em Ciências da Computação) - Universidade Federal de Santa Catarina. Orientador: Giovanni Gracioli.
2. André Vinícius Mulho da Costa. C-MAC: Melhorias na configurabilidade (Co-orientador). 2009. Trabalho de Conclusão de Curso. (Graduação em Ciências da Computação) - Universidade Federal de Santa Catarina. Orientador: Giovanni Gracioli.
3. Rodrigo Vieira Steiner. Estudo e Implementação de Protocolos de Disseminação de Dados para Redes de Sensores Sem Fio (Co-orientador). 2009. Trabalho de Conclusão de Curso. (Graduação em Ciências da Computação) - Universidade Federal de Santa Catarina. Orientador: Giovanni Gracioli.

Outras informações relevantes

Representante discente no colegiado da Pós-Graduação em Ciência da Computação da UFSC em 2007/2008. Reviewer of the 15th IEEE Real-Time and Embedded Technology and Applications Symposium (RTAS 2009). Reviewer of the International Workshop on Cyber-Physical (WCPS 2009). Reviewer of the 7th International Conference on Embedded Software (EMSOFT 2009). Reviewer of the 8th International Information and Telecommunication Symposium (IETS 2009). Reviewer of the 9th International Conference on Embedded Software (EMSOFT 2011). Reviewer of the 1st Brazilian Workshop on Embedded System (WSE 2010), 7th Brazilian Workshop on Operating Systems (WBO 2010), and 12th Brazilian Workshop on Real-time and Embedded Systems (WTR 2010). Reviewer of the 1st Brazilian Symposium on Computing System Engineering (SBESC 2011). Reviewer of the Real-time Systems Journal (November 2012).



ATA II/2013
12

SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CAMPUS DE JOINVILLE

Rua Pres. Prudente de Moraes, n.º 406 – Santo Antônio – CEP: 89.219-710 – Joinville – SC
Telefones: (47) 3461-5900 / (48) 3721-2193 – Fax: (47) 3435-6601
Website: <http://www.joinville.ufsc.br/>

RELATO

ASSUNTO: Recurso contra resultado final do concurso na área de conhecimento Máquinas Marítimas, edital número 008/DDP/2013

RELATOR: Lucas Weihmann

PROCESSO N.º: 23080.030309/2013-18

ANEXO: Recurso apresentado pelo requerente Rafael Pacheco dos Santos

Senhoras conselheiras e Senhores conselheiros,

O presente relato é referente ao processo N.º: 23080.030309/2013-18, onde o requerente Rafael Pacheco dos Santos interpõe recurso contra o resultado final do concurso de edital número 008/DDP/2013, processo 23080.060544/2012-25, área de conhecimento de Máquinas Marítimas. O texto completo do recurso encontra-se em anexo. No recurso, o requerente solicita que a banca examinadora tenha soberania em relação a definição do número de cópias que devem ser entregues para o exame de títulos e projeto acadêmico.

No decorrer do concurso, o requerente não entregou as três cópias do projeto de atividades acadêmicas e foi reprovado pela banca examinadora em função disto. O requerente argumenta que, conforme item 8.8.2 do edital do referido concurso o número de cópias não está especificado, cabendo a banca a definição do número de cópias a serem entregues. Transcrevo a seguir o item 8.8.2 do edital:

“8.8.2 - O número de cópias dos documentos a que se referem o item 8.8 é relativo ao número de membros titulares da banca examinadora.”

onde o texto do item 8.8 do edital deixa claro que os documentos referenciados no item 8.8.2 são o projeto de atividades acadêmicas e o curriculum vitae no formato da Plataforma Lattes.

Discordo do requerente na alegação feita. Entendo que no item 8.8.2 está claro que o número de cópias deve ser igual ao número de membros titulares da banca examinadora. Como no referido concurso o número de membros titulares é três, deveriam ter sido entregues três cópias do projeto de atividades acadêmicas e três cópias do do curriculum vitae no formato da Plataforma Lattes.

É este também o entendimento do Prof. Luiz Vaz, membro da banca examinadora, que posicionou-se da seguinte maneira sobre o recurso:

“Na minha opinião, quando o texto afirma que o número de cópias seja igual ao número de membros titulares da Banca, deveriam ser 3 cópias mesmo.”

Em relação à eliminação do requerente pelo motivo de não ter entregue o número correto de cópias, transcrevo a seguir a orientação fornecida pela Pró-reitoria de Graduação (PROGRAD) da UFSC sobre o assunto, apresentada na forma de pergunta e resposta:

“Pergunta: Qual é a implicação se o candidato não entregar o número de cópias requerido no §1 do Art. 55?



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CAMPUS DE JOINVILLE

Rua Pres. Prudente de Moraes, n.º 406 – Santo Antônio – CEP: 89.219-710 – Joinville – SC
Telefones: (47) 3461-5900 / (48) 3721-2193 – Fax: (47) 3435-6601
Website: <http://www.joinville.ufsc.br/>

Resposta: O entendimento é o de que o candidato está eliminado do concurso por descumprir com o disposto no Art. 55 da Resolução 031/Cun/2013. A banca precisará dos documentos para a avaliação e não cabe a ela providenciar cópias, muito menos atrasar as análises por falta dos documentos. Cabe ao candidato essa observação. “

Esclareço que o artigo 55 da Resolução 031/Cun/2013 estabelece que, no caso de candidato à classe de auxiliar, devem ser entregues cópias do projeto de atividades acadêmicas e do curriculum vitae no formato da Plataforma Lattes.

Cabe salientar que sou contrário a eliminação de um candidato em Concurso Público para provimento de cargos da Carreira do Magistério Superior pelo fato do candidato não entregar o número correto de cópias do projeto de atividades acadêmicas ou do curriculum vitae. É uma punição exagerada e poderia ser revista pelos órgãos competentes da UFSC. Sendo o entendimento do Conselho Universitário da UFSC pela eliminação, deveria estar explícito na Resolução 031/Cun/2013 quais as consequências para o candidato que não entregar o número requerido de cópias.

Mas como entendo que o item 8.8.2 do edital do referido concurso deixa claro o número de cópias do projeto de atividades acadêmicas e do curriculum vitae a serem entregues e como existe uma orientação clara da PROGRAD sobre o assunto, venho por meio deste relato manifestar meu parecer contrário ao recurso do requerente quanto ao resultado final do concurso. Entendo que o requerente não entregou o número correto de cópias, que a banca examinadora seguiu as orientações da PROGRAD e que o resultado final do concurso deve ser mantido. Este é meu parecer.

Em 09 de julho de 2013.

Lucas Weihmann

R.pacheco.dos.santos@gmail.com
48 3028 - 3360
3601 - 9414

UNIVERSIDADE FEDERAL DE SANTA CATARINA

Processo seletivo número 23080.060544/2012-25
Área/subárea de conhecimento: Máquinas Marítimas



Florianópolis, 14 de junho de 2013

Recurso contra resultado final

Eu, Rafael Pacheco dos Santos, portador do R.G 4.556.216-4/SSP-SC e C.P.F 009.518.679-46, inscrito no concurso público para professor efetivo de edital número 008/DDP/2013 sob número 37600003 na área de conhecimento de máquinas marítimas, venho através deste solicitar que a banca examinadora tenha soberania em relação a decisão sobre o número de cópias que deveriam ser entregues para o exame de títulos e projeto acadêmico. Dessa forma o número de cópias entregues pelo candidato, inferior ao número de elementos da banca, não prejudique a sua avaliação. Tal solicitação é baseada no item 8.8.2 do edital do concurso.

“8.8.2 - O número de cópias dos documentos a que se referem o item 8.8 é relativo ao número de membros titulares da banca examinadora.”

Como tal item não especifica o número de cópias, tal decisão deve ser tomada pela banca examinadora, como o candidato acha adequado, ou pela Câmara de Graduação, conforme especificado no item 13.17 do edital.

Atenciosamente,

Rafael Pacheco

Rafael Pacheco dos Santos
Inscrição 37600003





ATA 12

Faltando anexo III –
com Milehna ou
Prof^a Carolina (seu
relato ao Processo
3080.032407/2013-
81